

ASIC Design Wettbewerb 2009



Vorschlag für ein Projekt zum ASIC Design Wettbewerb 2009

Daten des/der Einreichenden

Bei einem Doppel- bzw. Teamvorschlag bitte alle Mitglieder angeben

Name:

Adresse:

Telefon:

Email:

Universität/Studienrichtung:

Vorkenntnisse im Bereich Chip-Entwurf:

Beschreibung der Idee (Gesamtsystem und Anteil, der im Rahmen des Projektes als Chip realisiert werden soll;
Skizzen, Blockschaltung, etc.):

ASIC Design Wettbewerb 2009



(Fortsetzung der Beschreibung)

A large empty rectangular box intended for the continuation of the description.

ASIC Design Wettbewerb 2009



(Fortsetzung der Beschreibung)

Termine:

Einreichschluss: 06.09.2009 (beim Institut für Elektronik der TU Graz; Email: chip.ife@tugraz.at)

Verständigung über die Auswahl: 20.09.2009

Vorstellung des ausgewählten Projektes: 07.10.2009

Jury

Dr. M. Auer	mario.auer@tugraz.at
Dr. W. Pribyl	wolfgang.pribyl@tugraz.at
Dr. P. Söser	peter.söser@tugraz.at
Dr. D. Draxelmayr	
DI M. Haas	
DI S. Rohringer	